

**This Page Is Inserted by IFW Operations
and is not a part of the Official Record**

BEST AVAILABLE IMAGES

**Defective images within this document are accurate representation of
The original documents submitted by the applicant.**

Defects in the images may include (but are not limited to):

- **BLACK BORDERS**
- **TEXT CUT OFF AT TOP, BOTTOM OR SIDES**
- **FADED TEXT**
- **ILLEGIBLE TEXT**
- **SKEWED/SLANTED IMAGES**
- **COLORED PHOTOS**
- **BLACK OR VERY BLACK AND WHITE DARK PHOTOS**
- **GRAY SCALE DOCUMENTS**

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

NETWORK FOR ELIMINATING DC OFFSET IN A RECEIVED HDTV SIGNAL

Patent number: JP2001522205T

Publication date: 2001-11-13

Inventor:

Applicant:

Classification:


- International: H04L27/06; H03L7/06; H04N5/455

- european:

Application number: JP20000519552T 19981015

Priority number(s): GB19970023052 19971031; US19980139706 19980826; WO1998US21796 19981015

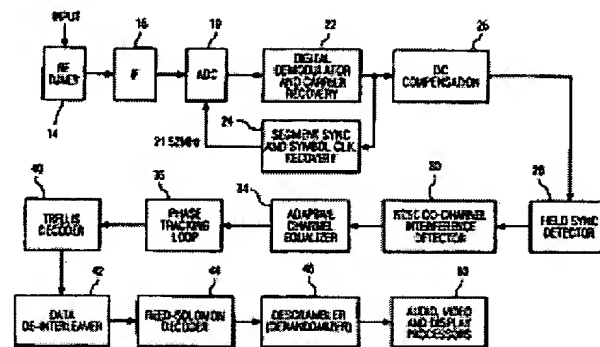
Also published as:

 **WO9923821 (A1)**

Abstract not available for JP2001522205T

Abstract of correspondent: **WO9923821**

A receiver for processing a VSB modulated signal containing terrestrial broadcast high definition television information and a pilot component includes an input analog-to-digital converter (19) for producing a datastream which is oversampled at twice the received symbol rate, and a digital demodulator (22) with a data reduction network in a phase control loop. A segment sync detector (24) uses an abbreviated correlation reference pattern to recover a twice symbol rate sampling clock for the digital converter (19). A DC offset associated with the pilot component is removed (26) from the demodulated signal before it is applied to an NTSC interference detection network (30). The interference detection network (30) includes a comb filter network responsive to a twice symbol rate sampled data datastream, and exhibits a sample delay dimensioned to avoid aliasing in the combed frequency spectrum, thereby increasing the effectiveness of NTSC co-channel interference detection.



Data supplied from the **esp@cenet** database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公表特許公報 (A)

(11) 特許出願公表番号
特表2001-522205
(P2001-522205A)

(43) 公表日 平成13年11月13日 (2001. 11. 13)

(51) Int.Cl.⁷

識別記号

F I

テマコード* (参考)

H 0 4 L 27/06

H 0 4 L 27/06

C 5 C 0 2 5

H 0 3 L 7/06

H 0 4 N 5/455

5 J 1 0 6

H 0 4 N 5/455

H 0 3 L 7/06

B 5 K 0 0 4

審査請求 未請求 予備審査請求 有 (全 31 頁)

(21) 出願番号 特願2000-519552(P2000-519552)
 (86) (22) 出願日 平成10年10月15日 (1998. 10. 15)
 (85) 翻訳文提出日 平成12年 5 月 1 日 (2000. 5. 1)
 (86) 国際出願番号 P C T / U S 9 8 / 2 1 7 9 6
 (87) 国際公開番号 W O 9 9 / 2 3 8 2 1
 (87) 国際公開日 平成11年 5 月 14 日 (1999. 5. 14)
 (31) 優先権主張番号 9 7 2 3 0 5 2 . 8
 (32) 優先日 平成 9 年 10 月 31 日 (1997. 10. 31)
 (33) 優先権主張国 イギリス (GB)
 (31) 優先権主張番号 0 9 / 1 3 9 , 7 0 6
 (32) 優先日 平成10年 8 月 26 日 (1998. 8. 26)
 (33) 優先権主張国 米国 (US)

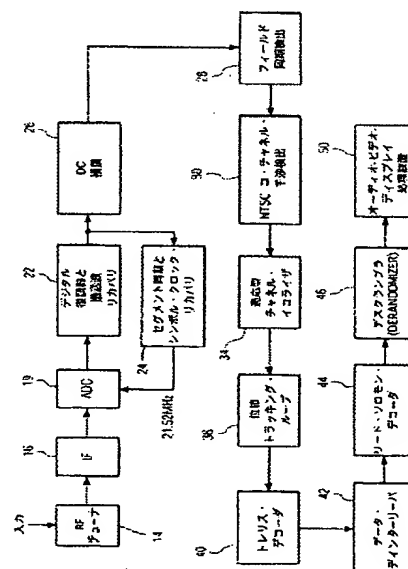
(71) 出願人 トムソン ライセンシング ソシエテ ア
 ノニム
 THOMSON LICENSING
 S. A.
 フランス国 92648 ブローニュ セデッ
 クス ケ・アルフォンス・ル・ガロ 46
 (72) 発明者 ワン チャン ジュン
 アメリカ合衆国 46240 インディアナ州
 インディアナポリス ベンチマーク ド
 ライブ ナンバーエフ 9460
 (74) 代理人 弁理士 谷 義一 (外 2 名)

最終頁に続く

(54) 【発明の名称】 受信HDTV信号のDCオフセットを削除するためのネットワーク

(57) 【要約】

地上放送高精度テレビジョン情報とパイロット成分を含むVSB変調信号を処理するための受信機が、受信シンボル・レートの2倍のレートでオーバーサンプリングされるデータストリームを生成するための入力アナログ/デジタル変換器 (19) と、位相制御ループにおけるデータ・リダクション・ネットワークを備えたデジタル復調器 (22) とを含む。セグメント同期検出器 (24) は、短縮された相関リファレンス・パターンを使用し、デジタル変換器 (19) に対して2倍のシンボルレート・サンプリング・クロックをリカバリする。パイロット成分に付随したDCオフセットは、NTSC干渉検出ネットワーク (30) へ加えられる前に、復調信号から除去される (26)。干渉検出ネットワーク (30) は、2倍のシンボル・レート標準化データ・データストリームにตอบสนองする楕円フィルタ・ネットワークを含み、楕円周波数スペクトルにおいて折り返し歪を避けるような次元のサンプル遅延を提示し、これにより、NTSCコチャネル干渉検出の有効性を増大させる。



【特許請求の範囲】

【請求項1】 DC成分を含むシンボルのコンステレーションによって表現される高精細度ビデオデータを含んだ受信残留側波帯（VSB）変調データストリームを処理するためのシステムにおいて、前記データは、付随するセグメント同期成分を有する複数のデータセグメントに先行するフィールド同期成分を具備する一連のデータフレームによって構成されたデータフレーム・フォーマット（図2）を有し、装置は、

前記受信信号にตอบสนองして、前記受信信号のシンボル・レートの倍数となるレートでオーバーサンプリングされた復調シンボル・データストリームを生成するための入力ネットワーク（19、22）と、

復号データストリームを出力チャネルへ供給するためのデコーダ・ネットワーク（28、30）と、

前記入力ネットワークおよび前記デコーダ・ネットワークに結合されており、前記オーバーサンプリング・レートで動作して前記復調シンボル・データストリームからの前記DC成分を減衰させるための補償ネットワーク（26）とを具備することを特徴とする装置。

力ネットワーク14と、IF通過帯域出力信号を生成するための複変換（double conversion）チューナおよび適切な自動利得制御（AGC）回路を含む中間周波数（IF）プロセッサ16によって処理される。受信信号は、Grand Allianceによって提案された如く、搬送波抑圧8-VSB変調信号であり、米国での使用のために採用される。そのようなVSB信号は、一次元データシンボル・コンステレーションによって表現され、この場合、唯一の軸は、受信機によってリカバリされる量子化データを含む。図を簡単にするために、例示の機能ブロックをクロッキング（clocking）するための信号は示されない。

【0005】

1994年、4月14日付けのGrand Alliance HDTVシステム仕様において記載された如く、VSB伝送システムは、図2に示す規定されたデータ・フレーム・フォーマットでデータを伝送する。抑圧搬送波周波数における小パイロット信号は、VSB受信機における搬送波ロックの実現に役立たせるために、伝送信号へ付加される。図2を参照すると、各データ・フレームは、2つのフィールドを具備し、各フィールドは、832個の多重レベルシンボルからなる313個のセグメントを含んでいる。各フィールドの第1セグメントは、フィールド同期セグメントと呼ばれ、そして残りの312個のセグメントは、データ・セグメントと呼ばれる。データ・セグメントは、一般に、MPEG互換データ・バケットを含む。各データ・セグメントは、4シンボル・セグメント同期キャラクタを具備し、828個のデータ・シンボルが続く。各フィールド・セグメントは、4シンボル・セグメント同期キャラクタを含み、所定の511シンボル擬似乱数（PN）シーケンスと3つの所定の63シンボルPNシーケンスを具備するフィールド同期成分が続き、3つのPNシーケンスの中間のものは、連続フィールドにおいて反転される。VSBモード制御信号（VSBシンボル・コンステレーション・サイズを規定する）は、96個の予備シンボルと前フィールドから複写された12個のシンボルを伴う最後の63PNシーケンスに続く。

【0006】

さらに図1に関して、ユニット16からの通過帯域IF出力信号は、アナログ

【発明の詳細な説明】

【0001】

本発明は、高精細度テレビジョン信号を処理するための受信機システム、例えば、米国のGrand Allianceによって提案されたVSB変調形式の高精細度テレビジョン信号を処理するための受信機システムに関する。

【0002】

シンボル形式においてデジタル情報を伝送する変調信号からのデータのリカバリ（復元）は、通常、受信機において3つの機能を必要とする。すなわち、シンボル同期化のためのタイミング・リカバリ、搬送波リカバリ（ベースバンドへの周波数復調）、およびチャネル等化である。タイミング・リカバリは、受信機クロック（タイムベース）が送信機クロックへ同期化されるプロセスである。これは、受信信号を最適な時点で標準化することを可能にし、受信シンボル値の指向判定処理（decision-directed processing）に関係付けられたスライシング・エラーを減少させる。搬送波リカバリは、下位中間周波数通過帯域（例えば、ベースバンドに近い）へ周波数変換された後で変調したベースバンド情報をリカバリするように、受信高周波信号がベースバンドへ周波数偏移されることに関するプロセスである。適応チャネル等化は、信号伝送チャネルにおける変化する条件および外乱の影響が補償されることに関するプロセスである。このプロセスは、一般に、伝送チャネルのタイム・バリエーション特性（time variant characteristics）に左右される周波数に起因する振幅歪みおよび位相歪を取り除くフィルタを使用し、シンボル判定能力を改良する。

【0003】

本発明の原理によれば、高精細度テレビジョン情報を含んだ受信残留側波帯（VSB）変調信号を処理するためのシステムは、オーバーサンプリング・レートでオーバーサンプルされたシンボル・データストリームを処理してシンボルのDCオフセット成分を取り除くための補償ネットワークを含む。

【0004】

図1において、地上放送アナログ入力HDTV信号は、RF同調回路を含む入

力／デジタル変換器19によってオーバーサンプルされたデジタル・シンボル・データストリームへ変換される。ADC19からのオーバーサンプルされたデジタル・データストリームの出力は、全デジタル復調器／搬送波リカバリ・ネットワーク22によってベースバンドへ復調される。これは、受信VSBデータ・ストリームにおける小リファレンス・パイロット搬送波にตอบสนองして、全デジタル位相同期ループによって行われる。ユニット22は、図3を参照して非常に詳細に記載される如く、出力1位相復調シンボル・データストリームを生成する。

【0007】

ADC19は、入力した10.76Msymbol/s/秒のVSBシンボル・データストリームを、21.52MHzのサンプリング・クロック、すなわち、受信シンボル・レートの2倍で、オーバーサンプリングし、これにより、シンボル当たり2つのサンプルによりオーバーサンプリングされた21.52Msample/s/秒のデータストリームを供給する。そのようなシンボル当たり2サンプルのサンプルをベースにした処理を使用することは、シンボル毎（シンボル当たり一サンプル）のシンボルをベースにした処理に比べて、後述される如く、例えば、DC補償ユニット26とNTSC干渉検出器30に関係した後続の信号処理機能について都合の良い働きを生じさせる。

【0008】

ADC19と復調器22に付随して、セグメント同期およびシンボル・クロック・リカバリ・ネットワーク24がある。ネットワーク24は、ランダム・データから各データ・フレームの反復データ・セグメント同期成分を検出し、分離する。セグメント同期は、アナログ／デジタル変換器19によるデータストリーム・シンボル・サンプリングを制御するために使用される適正な位相の21.52MHzのクロックを再生するために使用される。図4と図5に関連して議論される如く、ネットワーク24は、セグメント同期を検出するために、短縮された2シンボル相関リファレンス・パターンと、対応する2シンボル・データ相関器を、都合よく使用する。

【0009】

DC補償ユニット26は、適応トラッキング回路を使用し、図6に関連して後

述される如く、パイロット信号成分によるDCオフセット成分を、復調VSB信号から取り除く。ユニット28は、各受信データ・セグメントを、受信器のメモリに記憶された理想フィールド・リファレンス信号と比較することにより、データ・フィールド同期成分を検出する。フィールド同期化のほか、フィールド同期信号は、チャンネル・イコライザ34に対してトレーニング信号を供給する。

[0010]

NTSC干渉検出および抑圧は、図7と図8に関して非常に詳細に以下に議論される如く、ユニット30によって行われる。その後、信号は、ブラインド・トレーニング、および指向判定モードの組み合わせにおいて動作するチャンネル・イコライザ34によって適応的に等化される。イコライザ34は、Grand Alliance HDTVシステム仕様と、W. Bretl他著の論文「VSB Modem Subsystem Design for Grand Alliance Digital Television Receivers」、IEEE Transactions on Consumer Electronics、1995年8月、において記載された形式である。イコライザ34はまた、Shive他の同時係属米国特許出願No. (RCA88, 947)において記載された形式でもある。検出器30からの出力データストリームは、イコライザ34の前に、一サンプル/シンボル(10.76 Msymbols/秒)データストリームへダウンコンバートされる。このダウンコンバージョンは、適切なダウンサンプリング・ネットワーク(図面を簡単にするために不図示)によって実現される。

[0011]

イコライザ34は、チャンネル歪を訂正するが、位相雑音は、シンボル・コンステレーションをランダムに回転させる。位相トラッキング・ネットワーク36は、パイロット信号に反応する前段の搬送波リカバリ・ネットワークによって除去されなかった位相雑音を含むイコライザ34からの出力信号における残留位相および利得雑音を取り除く。それから、位相が訂正された信号は、ユニット40によってトレリス復号され、ユニット42によってデインタリーブされ、リード・ソロモン誤りはユニット44によって訂正され、ユニット46によってデスクラ

Q成分は、APCループにおける複合乗算器(コンプレックス・マルチプライア)324を使用して、ベースバンドへ回転される。一旦ループが同期化されるならば、乗算器324の出力は、複合ベースバンド信号である。乗算器324からの出力データストリームは、実復調器出力として使用され、そしてまた、ローパス・フィルタ326を用いて、受信データストリームのパイロット成分を抽出するために使用される。乗算器324からの出力Qデータストリームは、受信信号の位相を抽出するために使用される。

[0015]

位相制御ループにおいて、乗算器324からのIおよびQ出力信号は、それぞれ、ローパス・フィルタ326と328へ加えられる。フィルタ326と328は、約1MHzの遮断周波数を有するナイキスト・ローパス・フィルタであり、ユニット330と332による8:1データ・ダウンサンプリングの前に、信号帯域幅を減少するために設けられる。ダウンサンプリングされたQ信号は、自動周波数制御(AFC)フィルタ336によって濾波される。濾波の後、Q信号は、ユニット338によって振幅制限され、位相検出器340が必要とするダイナミックレンジを減少させる。位相検出器340は、その入力へ加えられたIおよびQ信号の間の位相差を検出および訂正し、APCフィルタ344、例えば、二次ローパス・フィルタによって濾波されるところの出力位相エラー信号を発生する。ユニット340によって検出された位相エラーは、DCに近い期待パイロット信号周波数と受信パイロット信号周波数の間の周波数差を表現する。

[0016]

受信パイロット信号が、DCに近い期待周波数を示すならば、AFCユニット336は、位相偏移を生成しない。位相検出器340へ入力されたIおよびQチャンネル・パイロット成分は、相互直交位相関係からの偏差を示さず、これにより、位相検出器340は、ゼロまたはゼロに近い値の位相エラー出力信号を生成する。しかし、受信パイロット信号が不正確な周波数を示すならば、AFCユニット336は、位相偏移を生成する。これは、位相検出器340の入力へ加えられたIおよびQチャンネル・パイロット信号の間の付加的な位相差を生ずる。検出器340は、この位相差に反応して、出力エラー値を生成する。

ンブル(デランダムイズ)される。その後、復号されたデータストリームは、ユニット50により音声、ビデオおよび表示の処理に委ねられる。

[0012]

チューナ14、IFプロセッサ16、フィールド同期検出器28、イコライザ34、位相トラッキング・ループ36、トレリス・デコーダ40、デインタリーブ42、リード・ソロモン・デコーダ44、およびデスクランブラ46は、1994年4月4日のGrand Alliance HDTVシステム仕様と上記のBretl他著の論文において記載された形式の回路を使用する。ユニット19と50の機能を実現するための適切な回路はよく知られている。

[0013]

ユニット22における復調は、搬送波リカバリを実現するために、全デジタル自動位相制御(APC)ループによって行われる。この位相同期ループは、初期捕そくのためのリファレンスとしてパイロット成分と、位相捕そくのための通常の位相検出器を使用する。パイロット信号は、ランダムで雑音状のパターンを示すデータを含んだ受信データストリーム中に埋め込まれている。ランダム・データは、復調器APCループのフィルタ作用によって基本的に無視される。ADC19への10.76 Msymbols/秒の入力信号は、5.38 MHzにおいてVSB周波数スペクトルの中心をもち、2.69 MHzにパイロット成分が位置するベースバンド信号に近い信号である。入力データストリームは、都合の良いことに、21.52 MHzでADC19によって2倍にオーバーサンプリングされる。ユニット22からの復調データストリームにおいて、パイロット成分は、DCへ周波数偏移される。

[0014]

図3は、デジタル復調器22の詳細を示す。非常に低い周波数のパイロット成分を含むADC19からの8-VSB変調オーバーサンプリング・デジタル・シンボル・データ・ストリームは、ヒルベルト・フィルタ320とディレイ・ユニット322の入力へ加えられる。フィルタ320は、入来IF標準化データストリームを、「I」(同相)および「Q」(直交位相)成分へ分離する。ディレイ322は、ヒルベルト・フィルタ320の遅延に一致する遅延を示す。Iおよび

[0017]

フィルタ344からの濾波された位相エラー信号は、ユニット330と332による前段のダウンサンプリングを償うために、インターポレータ(補間器)346によって1:8にアップサンプリングされ、その結果、NCO348は、21.52 MHzにおいて動作する。補間器346の出力は、NCO348の制御入力へ加えられ、受信データストリームを復調するためのパイロット信号を局所的に再生する。NCO348は、ユニット340、344、346からの位相制御信号に反応して、正しい位相においてパイロット・トーンを再生するためのSINEおよびCOSINEのルックアップ・テーブルを含む。NCO348の出力は、乗算器324のIおよびQ信号出力が検出器340により生成された位相エラー信号を実質的にゼロとするまで、制御され、これにより、適正に復調されたベースバンドI信号が乗算器324の出力において存在することを指し示す。

[0018]

デジタル復調器22において、主信号処理エンジンは、本質的に、要素336、338、340、344を具備する。ユニット330と332によって提供される8:1ダウンサンプリングは、都合の良いことに、復調器の処理パワーおよびハードウェアを節約し、低クロックレートにおいて、すなわち、21.52 MHzの代わりに21.52 MHz/8、すなわち2.69 MHzのクロックを使用して、APCループ要素336、338、340、344がクロッキングされることを許可し、効率的な処理を可能にしている。デジタル信号プロセッサ(DSP)が、ネットワーク22、特に位相検出器ループを実現するために使用されるとき、上記のデータ・リダクションは、例えば、命令コードについて比例した少数の行(ライン)数しか必要としないことになり、ソフトウェア効率を高めることになる。DSPマシン・サイクルが、他の信号処理目的のために利用可能になる。特定用途向け集積回路(ASIC)が、ネットワーク22を実現するために使用されるとき、データ・リダクションは、ハードウェアおよびパワー要件を削減させ、集積回路表面積を縮小させる。復調器は、搬送波リカバリを実現するために、パイロット成分を使用し、スライサー判定データを使用する複雑で時間を消費するフィードバック処理ではなく、フィード・フォワード処理を都合よく

使用する。

[0019]

復調1チャンネル・データストリームは、図4と図5に詳細に示された如く、セグメント同期およびシンボル・クロック・リカバリ・ユニット24へ加えられる。反復データ・セグメント同期パルスが受信データストリームのランダム・データ・パターンからリカバリされるとき、セグメント同期は、アナログ/デジタル変換器19(図1)のサンプリング動作を制御するシンボルレート・サンプリング・クロックの2倍の適正な位相の21.52MHzを再生することにより、適正なシンボル・タイミングを実現するために使用される。図5は、Grand Alliance HDTV仕様に従い、8-VSB変調地上放送信号に対して、対応セグメント同期を含めて、8レベル(-7から+7)データ・セグメントの部分を描く。セグメント同期は、各データ・セグメントの開始時に発生し、4シンボル間隔を占有する。セグメント同期は、+5から-5のセグメント同期パルスの振幅レベルに対応するパターン1 -1 -1 1によって規定される。

[0020]

4シンボル・セグメント同期は、832シンボル毎に生ずるが、データはランダムで、雑音状の特性を有するために、復調VSBデジタル・データストリームにおける所在位置を突き止めることは困難である。これらの条件下でセグメント同期を検出するために、データ相関器の入力へ復調1チャンネル・データストリームを加え、復調データとの比較のために、相関器のリファレンス入力へ1 -1 -1 1特性を有するリファレンス・パターンを加えることは従来の慣行であった。相関器は、832シンボル毎にリファレンス・パターンと一致する補強(reinforcement)を作出する。補強されたデータ事象(events)は、相関器に付随したアキュムレータによって累算される。介入するランダムな(非補強)相関は、補強された相関セグメント同期成分に関して消失する。このようにしてセグメント同期データをリカバリするためのネットワークは、例えば、Grand Alliance HDTV仕様と前記のBretl他の論文から公知である。

[0021]

[0023]

相関器420からの出力は、ユニット424によって積分および累算される。所定のしきい値との比較器を含むセグメント同期発生器428は、データ・セグメント同期間隔に対応するデータストリームにおける適切な時点においてセグメント同期を発生することにより、ユニット424の出力にตอบสนองする。これは、補強されたデータ事象(event)(セグメント同期の出現)の累算が所定レベルを超えるとき、発生する。位相検出器410は、ユニット22からの復調データストリームにおいて出現するセグメント同期の位相とユニット428によって発生されたセグメント同期の位相を比較し、出力位相エラー信号を生成する。このエラー信号は、自動位相制御(APC)フィルタ434によって低域濾波され、ADC19に対して21.52MHzのオーバーサンプリング・クロックを供給するところの21.52MHzの電圧制御水晶発振器(VCXO)436を制御するための好適な信号を、生成する。このサンプリング・クロックは、位相エラー信号がAPC作用によりほぼゼロであるとき、適正なタイミングを示す。シンボル・タイミング(クロック)・リカバリは、この点において完了する。ユニット428によって発生されたセグメント同期は、また、自動利得制御(AGC)回路(不図示)を含むほかのデコーダ(復号器)ネットワークへ加えられる。

[0024]

受信VSB信号における低い周波数の抑圧搬送波パイロット成分により、復調器22からの復調された出力1シンボル・データ中にDCオフセットが存在する。このDCオフセットは、すべてのシンボルに付随し、後の処理に先だって補償ネットワーク26(図1)によって除去される。伝送されたシンボルDC成分の除去は、8-VSB信号の対称シンボル値、すなわち、 $\pm 7 \pm 5 \pm 3 \pm 1$ のリカバリを容易にする。図6は、主にDCトラッキング・フィードバック・ネットワークであるネットワーク26の詳細を示す。図6におけるネットワーク26の配置は、都合の良いことに、2倍のシンボル・レートにおいてクロッキングされ、DC成分を迅速に排除させる。この作用は、受信機およびその幾つかの相互従属するサブシステムの迅速な収束を促進し、表示用の受信ビデオデータを処理するための適正な動作条件を迅速に生成する。

ここで、セグメント同期は一般に所在位置を見いだすことが困難であるが、マルチバス(「ゴースト」)条件が存在する状態で検出することは、特に困難であることが認識されている。さらに、セグメント同期パターン(-1 1)の最後の2つの特性(振幅レベル)は、マルチバスのような伝送歪によって容易に形が損なわれるが、セグメント同期パターン(1 -1)の最初の2つの特性は、非常に形が損なわれ難いことが認識されている。さらに、セグメント同期パターンの最初の2つの振幅特性(1 -1)の形状が損なわれるとしても、それらは、同じ態様で形状が損なわれ、その態様は最初の2つの特性を相関技術により容易に検出させることが判明している。こうして、開示されたシステムにおいて、セグメント同期を検出するために相関器へ加えられたリファレンス・パターンは、好ましくは、すべての4つのパターン・レベル(1 -1 -1 1)ではなく、最初の2つのパターン・レベル(1 -1)によって構成される。こうして、相関器リファレンス・パターンは、好ましくは、2シンボル間隔のみを包含する。

[0022]

図4において、復調器22(図1と図3)からのオーバーサンプリングされた出力データストリームは、位相検出器410の一号入力と832シンボル相関器(コリレータ)420へ加えられる。位相検出器410の他方の信号入力は、相関器420と、相関器420のリファレンス入力へ結合された対応する相関リファレンス・パターン発生器430と、セグメント・インテグレータ(積分器)およびアキュムレータ(累算器)424とを含むデータ相関処理経路(パス)から入力信号を受信する。相関器420は、本質的に、コード化されたデータ・セグメント同期のシンボルにตอบสนองする。リファレンス・パターン発生器430は、比較的簡単に短縮されたリファレンス・パターン1 -1を供給し、これにより、簡易相関器ネットワークの使用を許容している。簡易リファレンス・パターンは、より安定で信頼できる情報が使用されるために、同期検出プロセス、特に劣悪な信号条件において、混乱を生じにくい。開示されたシステムは、4つの相関の内の2つの形状が損なわれたとしても、混乱を起こしにくい。さらに、相関器420による計算時間は大幅に短縮されている。

[0025]

図6において、非所望のDCオフセットを含むオーバーサンプリング復調データストリームは、負のコンバイナ610の一号入力へ加えられる。コンバイナ610の反転入力(-)は、次の如く、コンバイナ610の出力にตอบสนองして生成された制御信号にตอบสนองして、DC電圧発生器616からDC補償電圧を受け取る。コンバイナ610からの出力信号におけるDCオフセットは、2倍のシンボル・レートのオーバーサンプリング・レートにおいてフィードバック作用により漸次的に減衰される。このDCオフセットは、ユニット622によって検出され、比較器624によってリファレンスと比較される。比較器624の出力は、残留DCオフセットの大きさおよび極性を指示し、制御信号発生器626から制御信号を生成するために使用される。制御信号により、発生器616は、復調データストリームと結合されたDC値の大きさおよび極性を増分的に調整する。このプロセスは、定常状態条件に達するまで継続し、この場合、フィードバック作用により、それ以上のDC値の調整はユニット616によって行われない。伝送チャンネル外乱は、受信機において正負の補償値が必要とされる如く、伝送器で付加される(正)DCオフセットを変化させるので、発生器616は正負のDC補償値を供給する。

[0026]

図7は、図1におけるNTSCコチャネル(co-channel)干渉検出ネットワーク30の詳細を示す。Grand Alliance HDTVシステム仕様において説明された如く、VSB伝送システムの干渉抑圧特性は、6MHzテレビジョン・チャンネル内のNTSCコチャネル干渉信号の主要成分の周波数位置、およびVSB受信機のベースバンド帯域フィルタの周期的ノッチに基づいている。これらの帯域フィルタ・ノッチは、高エネルギーNTSC成分に干渉する周波数位置において高減衰(ヌル)を示す。これらの成分は、低帯域エッジから1.25MHzに位置するビデオ搬送波、ビデオ搬送波周波数よりも高い3.58MHzに位置する色副搬送波、およびビデオ搬送波周波数よりも上の4.5MHzに位置する音声搬送波を含んでいる。

[0027]

NTSC干渉は、図7に示された回路によって検出され、ここで、フィールド同期パターンについての信号に対する干渉および雑音は、櫛形フィルタ・ネットワークの入力と出力において測定され、これらのパターンは相互に比較される。この目的のために使用されたリファレンス・フィールド同期パターンは、プログラムされ、ローカルに記憶された受信VSB信号フィールド同期パターンの「理想」バージョンである。

【0028】

図7において、オーバーサンプリングされた復調1チャンネル・シンボル・データは、NTSCリジクション櫛形フィルタ710の入力、マルチプレクサ745の第1入力、および負のコンバイナ720の入力へ加えられる。櫛形フィルタ710は、櫛形1チャンネル・シンボル・データストリームを生成するために、入力データから遅延要素714によって遅延されたサンプルを減算する減算器712を含む。櫛形フィルタ710は、前記のNTSC周波数に干渉する高エネルギーの周波数において、大きな振幅減衰、すなわち「ヌル」を生ずる。フィルタ710からの櫛形1データは、マルチプレクサ745の第2入力へ加えられる。櫛形フィルタ遅延要素714は、都合の良いことに、下記の如く24サンプル遅延を示す。

【0029】

プログラムされた21.52Msamples/秒(2倍のシンボル・レート)のリファレンス・フィールド同期パターンは、受信データストリームのフィールド同期インターバル中、ローカル・メモリから獲得される。フィールド同期リファレンス・パターンは、NTSCリジクション(抑圧)櫛形フィルタ718の入力と、コンバイナ720の反転入力(−)へ加えられる。櫛形フィルタ718は、櫛形フィルタ710と同様であり、24サンプル遅延を都合よく示す遅延要素を含む。図7のネットワーク、特に櫛形フィルタ710、718および付随した遅延ネットワークは、21.52MHzでクロッキングされる。

【0030】

コンバイナ720の出力において生成された第1エラー信号は、入力データストリームにおける受信フィールド同期パターンとリファレンス・フィールド同期

で生成された合成周波数スペクトルは、図8において示され、10.76MHzに中心をもち、両側に2つの櫛形濾波された全NTSC通過帯域成分を含む。減衰ノッチは、上記の如く、干渉する高エネルギーNTSC周波数において現れる。

【0032】

図7は、要素722、724、732、734、740を含むNTSCコチャネル干渉検出器の一形式を示す。しかし、他の形式の検出器も使用される。こうして、これらの要素は、4入力検出器、すなわち、所謂「ブラック・ボックス」によって表現され、ここで、検出器は、特定システムの要件に従い動作するようにプログラムされる。そのような場合に、4つの入力は、コンバイナ720への2つのオーバーサンプリング(2サンプル/シンボル)入力と、コンバイナ730への2つのオーバーサンプリング入力であり、フィルタ710の出力からコンバイナ730の入力までは特に重要である。

【0033】

図7の配置(arrangement)は、上側通過帯域成分の下側帯域エッジと下側通過帯域成分の上側帯域エッジの周波数重なりによって生じる振幅および位相の劣化(折り返し歪)を付随させることなく、図8に示された如く、不要なものを取り除かれた(clean)周波数スペクトルを生成する。結果的に、要素720、722、724、730、732、734と740によるコチャネル干渉検出は、10.76Msymbols/秒シンボル・レートにおける12サンプル遅延処理入力データにより櫛形フィルタを使用するシステムによる検出よりも正確である。後者の場合に、振幅および位相劣化は、5.38MHzの近傍において生じやすく、ここで、通過帯域成分が不完全に整合するとき、上側および下側通過帯域は重なり、そのような重なりにおいて取り消されない。そのような不完全な整合は、例えば、マルチパスを含む、信号チャネル条件の下で発生しやすい。この折り返し歪条件は、NTSCコチャネル干渉検出の有効性を低下させるが、開示されたシステムによって避けられる。

【図面の簡単な説明】

【図1】

パターン間の差分を表現する。このエラー信号は、ユニット722によって平方(2乗)され、ユニット724によって積分される。コンバイナ730の出力において生成された第2エラー信号は、フィルタ710による櫛形濾波の後の受信フィールド同期パターンとフィルタ718による櫛形濾波の後のリファレンス・フィールド同期パターンの間の差分を表現する。この第2エラー信号は、ユニット732によって平方(2乗)され、ユニット734によって積分される。ユニット722と732の出力は、それぞれのエラー信号のエネルギーを表現する。積分器(インテグレータ)724と734からの積分出力信号は、それぞれ、非櫛形および櫛形受信フィールド同期成分の信号干渉および雑音内容を表現する。これらの積分エネルギー表現信号は、積分された第1および第2エラー信号の大きさを比較するエネルギー検出器(比較器)740のそれぞれの入力へ加えられる。検出器740からの出力信号は、マルチプレクサ745の制御入力に加えられる。マルチプレクサ745は、高品質、すなわち、信号対雑音および干渉比の改善を示す入力信号の一つをデータ出力として供給する。こうして、大きなNTSCコチャネル干渉の場合に、フィルタ710からの櫛形濾波された出力信号は、マルチプレクサ745から出力されるが、非濾波受信シンボル・データストリームは、そのような干渉の不在において出力される。

【0031】

櫛形フィルタ710と718における24サンプル遅延の使用とともに、オーバーサンプリングされた1チャンネル・データおよびフィールド同期リファレンス・パターン・データの使用は、都合の良いことに、NTSCコチャネル干渉についての全スペクトル情報を生成する。これは、都合の良いことに、NTSC干渉分析および検出をより正確にし、櫛形濾波を改善する。具体的に、オーバーサンプリング入力データと対応する回路クロッキングによる櫛形フィルタ710と718における24サンプル遅延の使用により、10.76Msymbols/秒のシンボル・レートにおいて入力データストリームを供給し、10.76Msymbols/秒のシンボル・レートにおいて櫛形フィルタ710と718を動作させることにより生成される位相および振幅折り返し効果によって櫛形濾波された周波数スペクトルは損なわれない。櫛形フィルタ710と718の出力におい

本発明の原理による装置を含む高精度テレビジョン(HDTV)受信機の一部のブロック図である。

【図2】

米国のGrand Alliance HDTVシステムによるVSB変調信号のデータ・フレーム・フォーマットを示す図である。

【図3】

図1におけるデジタル復調器/搬送波リカバリ・ネットワークの詳細を示す図である。

【図4】

図1におけるセグメント同期検出器およびシンボル・クロック・リカバリの詳細を示す図である。

【図5】

図4におけるネットワークの動作を理解する際に役立つ信号波形を示す図である。

【図6】

図1のシステムによって処理されたシンボル・データストリームにおいてDCオフセットを除去するための補償ネットワークの詳細を示す図である。

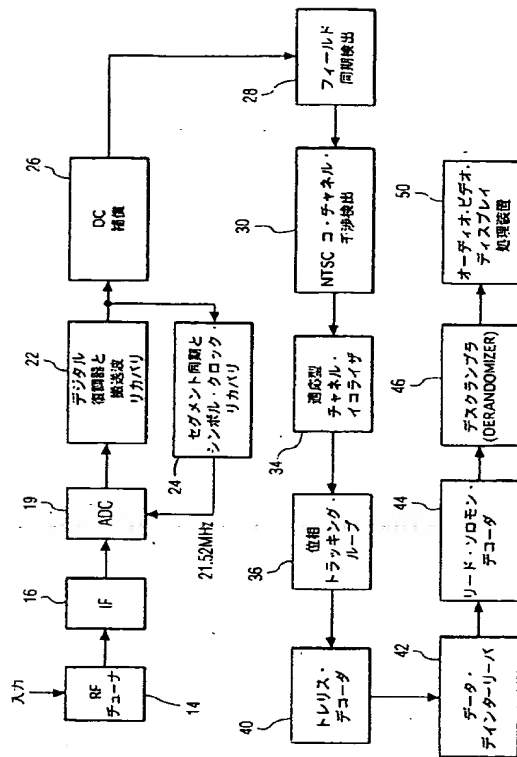
【図7】

図1のシステムにおけるNTSCコチャネル干渉検出ネットワークの詳細を示す図である。

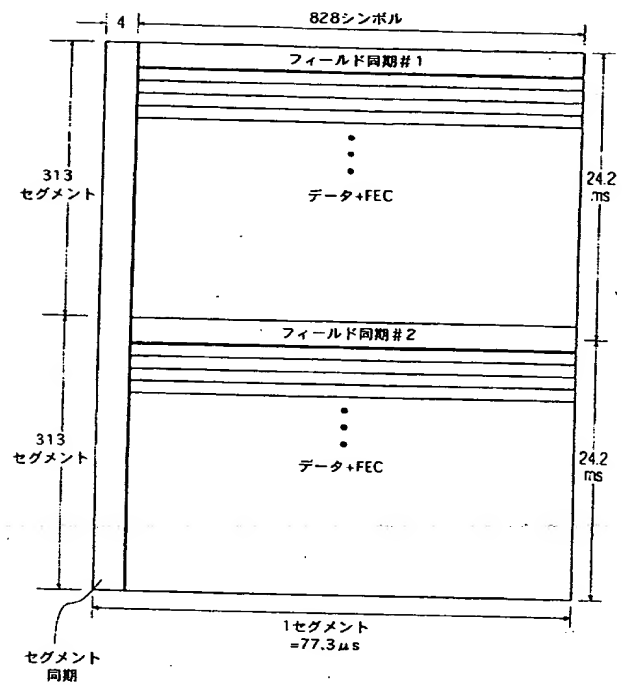
【図8】

図7におけるネットワークの動作に関連した周波数スペクトルを示す図である。

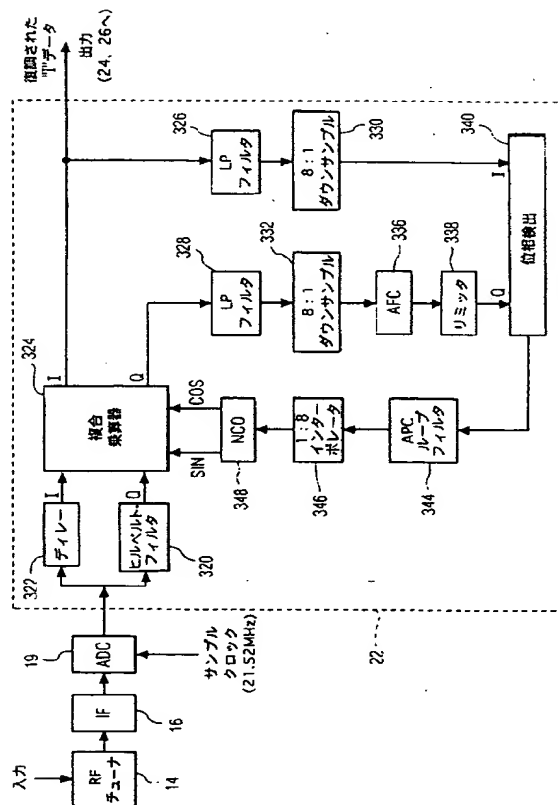
【圖 1】



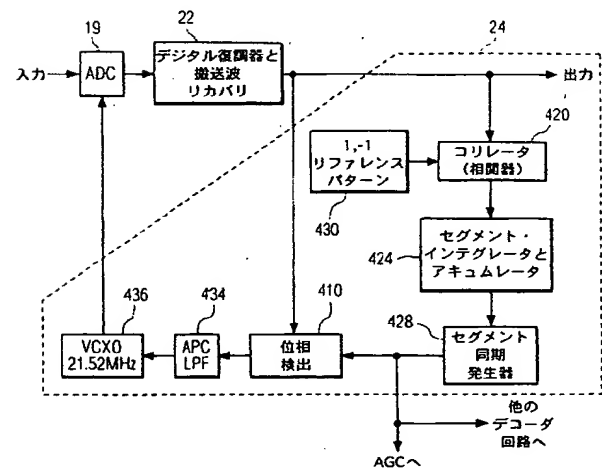
【圖2】



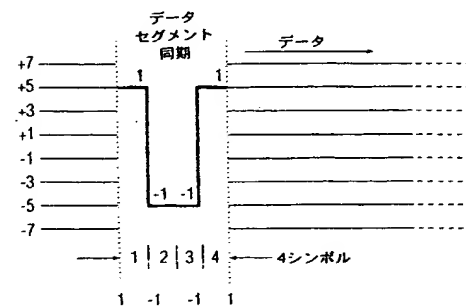
【圖 3】.



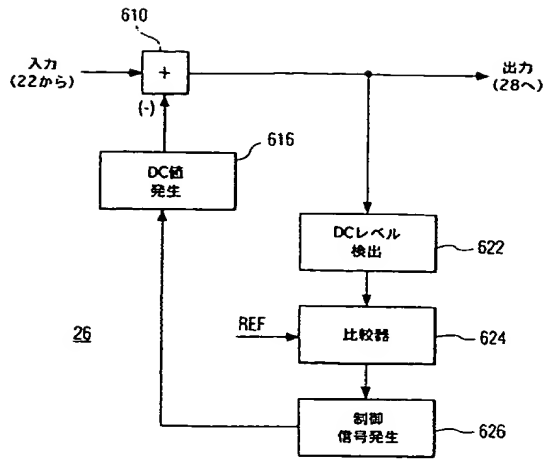
【図 4】



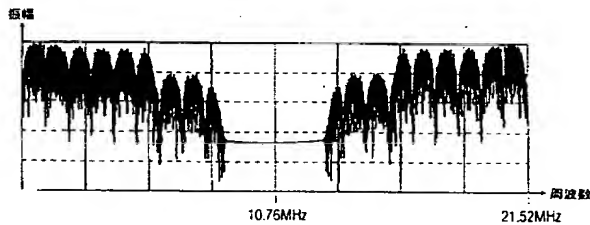
【圖5】



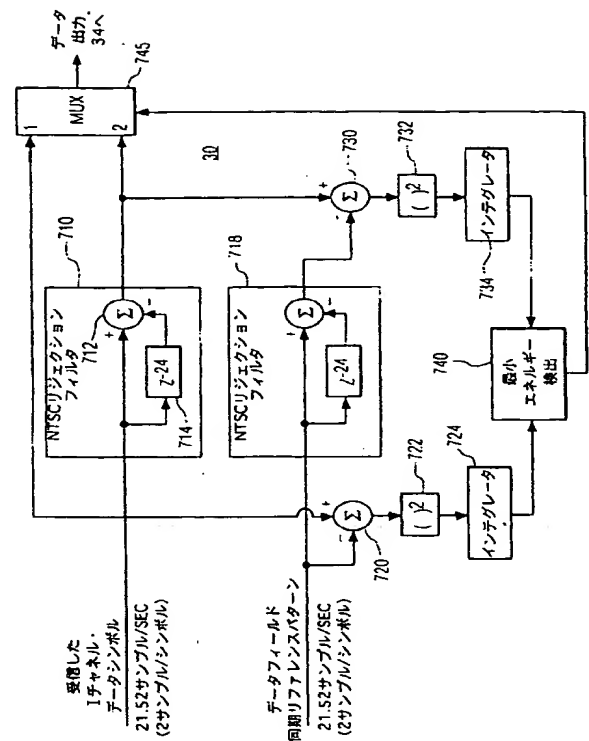
【図6】



【図8】



【図7】



【手続補正書】特許協力条約第34条補正の翻訳文提出書

【提出日】平成11年10月7日(1999.10.7)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】 DC成分を含むシンボルのコンステレーションによって表現される高精細度ビデオデータを含んだ受信残留側波帯(VSB)変調信号を処理するためのシステムにおいて使用される装置であって、前記データは、付随するセグメント同期成分を有する複数のデータセグメントに先行するフィールド同期成分を具備する一連のデータフレームによって構成されたデータフレーム・フォーマットを有し、前記装置は、

前記受信信号に反応して、前記受信信号のシンボル・レートの倍数となるレートでオーバーサンプリングされた復調シンボル・データストリームを生成するための入力ネットワーク(19、22)と、

復号データストリームを出力チャンネルへ供給するためのデコーダ・ネットワーク(28、30)と、

前記入力ネットワークおよび前記デコーダ・ネットワークに結合されており、前記オーバーサンプリング・レートで動作して前記復調シンボル・データストリームからの前記DC成分を取り除くための補償ネットワーク(26)とを具備することを特徴とする装置。

【請求項2】 DC成分を含むシンボルのコンステレーションによって表現される高精細度ビデオデータを含んだ受信残留側波帯(VSB)変調信号を処理するためのシステムにおいて使用される方法であって、前記データは、複数のデータセグメントに先行するフィールド同期成分を具備する一連のデータフレームによって構成されたデータフレーム・フォーマットを有し、前記信号処理方法は

前記受信信号のシンボル・レートの倍数となるレートでオーバーサンプリングされた復調シンボル・データストリーム(19、22)を生成する段階と、

前記オーバーサンプリング・レートで前記復調シンボル・データストリーム(26)を処理し、前記DC成分を取り除いて補償シンボル・データストリームを生成する段階と、

前記補償シンボル・データストリームを復号する段階(28)とを具備することを特徴とする信号処理方法。

【請求項3】 前記処理段階は、

前記データストリームDC成分の値を検知する段階(622、624)と、

前記検知段階からの検知DC成分値に反応してDC補償値を発生する段階(626、616)と、

前記補償値を前記DC成分と結合させて前記DC成分を取り除く段階(610)とを含むことを特徴とする請求項2に記載の方法。

【手続補正2】

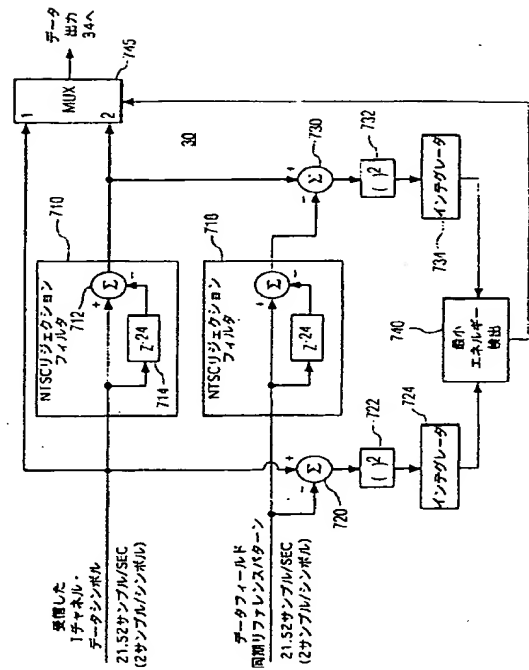
【補正対象書類名】 図面

【補正対象項目名】 図7

【補正方法】 変更

【補正内容】

【図7】



フロントページの続き

(81)指定国 EP(AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GW, ML, MR, NE, SN, TD, TG), AP(GH, GM, KE, LS, MW, SD, SZ, UG, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, CA, CH, CN, CU, CZ, DE, DK, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MD, MG, MK, MN, MW, MX, NO, NZ, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, UA, UG, UZ, VN, YU, ZW

(71)出願人 46, Quai A, Le Gallo
F-92648 Boulogne Cede
x France

Fターム(参考) 5C025 AA11 DA01
5J106 AA04 BB04 CC01 CC21 CC38
CC41 FF02 KK23
5K004 AA03 DA15 DF02

【国際調査報告】

INTERNATIONAL SEARCH REPORT

Original Application No
PCT/US 98/21796

A. CLASSIFICATION OF SUBJECT MATTER
IPC 6 H04N5/44

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
IPC 6 H04N H04L

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	HYOUNGSOO L. ET AL: "LOW-COMPLEXITY RECEIVER ALGORITHMS FOR THE GRAND-ALLIANCE VSB HDTV SYSTEM" IEEE TRANSACTIONS ON CONSUMER ELECTRONICS., vol. 42, no. 3, 3 August 1996, pages 640-650, XP000638549 NEW YORK US see page 642, right-hand column, line 46 - page 643, right-hand column, line 6	1-3
Y	US 5 604 541 A (KIM D. ET AL) 18 February 1997 see column 3, line 28 - line 35 -/-	1-3



Further documents are listed in the continuation of box C.



Patent family members are listed in annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another claim or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"A" document member of the same patent family

Date of the actual completion of the international search

29 December 1998

Date of mailing of the international search report

07/01/1999

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax (+31-70) 340-3016

Authorized officer

Verscheiden, J

INTERNATIONAL SEARCH REPORT

Original Application No
PCT/US 98/21796

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	GB 2 305 581 A (SAMSUNG ELECTRONICS CO. LTD.) 9 April 1997 see page 3, line 14 - page 4, line 18 see page 14, line 16 - page 15, line 7	1-3
A	WO 95 26101 A (RCA THOMSON LICENSING CORPORATION) 28 September 1995 see page 5, line 16 - page 6, line 35	1-3
A	US 5 565 932 A (CITTA R. ET AL) 15 October 1996 see column 2, line 27 - column 3, line 64	1,2
A	US 5 410 368 A (KRISHNAMURTHY G. ET AL) 25 April 1995 see column 3, line 1 - line 17	1,2
A	US 5 619 269 A (LEE R. ET AL) 8 April 1997 see the whole document	1
P,X	US 5 699 011 A (SGRIGNOLI G. ET AL) 16 December 1997 see the whole document	1-3

3

Form PCT/BA/210 (continuation of second sheet) (July 1992)

page 2 of 2

INTERNATIONAL SEARCH REPORT

information on patent family members

 b
 ref Application No
 PCT/US 98/21796

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 5604541 A	18-02-1997	NONE	
GB 2305581 A	09-04-1997	CN 1147742 A JP 9130690 A US 5818544 A	16-04-1997 16-05-1997 06-10-1998
WO 9526101 A	28-09-1995	BR 9507070 A BR 9507202 A CN 1144580 A CN 1144579 A CN 1144589 A CN 1146267 A EP 0752172 A EP 0752173 A EP 0801866 A EP 0752185 A JP 9510839 T JP 9510840 T JP 9510841 T JP 9510842 T WO 9526074 A WO 9526075 A WO 9526105 A US 5805242 A US 5706057 A US 5835532 A	09-09-1997 02-09-1997 05-03-1997 05-03-1997 05-03-1997 26-03-1997 08-01-1997 08-01-1997 22-10-1997 08-01-1997 28-10-1997 28-10-1997 28-10-1997 28-10-1997 28-09-1995 28-09-1995 28-09-1995 08-09-1998 06-01-1998 10-11-1998
US 5565932 A	15-10-1996	AU 691695 B AU 4013195 A BR 9509633 A JP 10511819 T WO 9614700 A	21-05-1998 31-05-1996 06-01-1998 10-11-1998 17-05-1996
US 5410368 A	25-04-1995	CN 1139507 A JP 9509020 T WO 9518508 A US 5638140 A	01-01-1997 09-09-1997 06-07-1995 10-06-1997
US 5619269 A	08-04-1997	NONE	
US 5699011 A	16-12-1997	AU 3725097 A WO 9806172 A	25-02-1998 12-02-1998

Form PCT/ISA/210 (patent family annex) (July 1992)